

```

*M ¥JOB
*M ¥FORTRAN LIST
*M FT. COMPILATION END
*M ¥EXEC
*M LD. SYS = 38A4
*M LD. UNI = 3FF4
*M FT. STOP
*COO,NOT READY*

```

図 3

図2は「16進法」、「EDCBICコード」であることと、表1、表2により、この表現はつぎのように扱うものであることを承知されたい。

(ex 1) 4 0 5 C

これは単純に表1によって

ブランク アスタ

と解読されよう。

(ex 2) 4 4 4 0 5 C 0 0

(ex 1) は「L」すなわち整数型であったが

(ex 2) は「R」と実数型である。

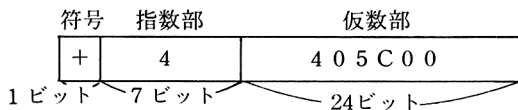
したがって

$(4 0 5 C)_{16}$

は

$(0. 4 0 5 C 0 0)_{16} \times 16^4$

のようにEXP型にかわり下図のように格納される。



そこで実際に

4 4 4 0 5 C 0 0

を2進法で、表2によりビット単位にはめ込んでみると図4のようになり、16進法で表現するセンターの機器が、なぜ

4 4 4 0 5 C 0 0

と印字したのかがわかる。

(注) 符号ビットの「0」は仮数の符号であり、指数の符号は指数部の第1ビットであらわす。

仮数がプラスならば「0」になるが指数がプラスのときは「1」であって表現が反対である。

●コード表

記号	コード (16進)			記号	コード (16進)		
	ISO	EBCDIC	ASCII		ISO	EBCDIC	ASCII
0	3 0	F 0	B 0	SPACE	2 0	4 0	A 0
1	3 1	F 1	B 1	!	2 1	5 A	A 1
2	3 2	F 2	B 2	▼▼	2 2	7 F	A 2
3	3 3	F 3	B 3	#	2 3	7 B	A 3
4	3 4	F 4	B 4	\$	2 4	5 B	A 4
5	3 5	F 5	B 5	%	2 5	6 C	A 5
6	3 6	F 6	B 6	&	2 6	5 0	A 6
7	3 7	F 7	B 7	▼	2 7	7 D	A 7
8	3 8	F 8	B 8	(2 8	4 D	A 8
9	3 9	F 9	B 9)	2 9	5 D	A 9
A	4 1	C 1	C 1	*	2 A	5 C	A A
B	4 2	C 2	C 2	+	2 B	4 E	A B
C	4 3	C 3	C 3	,	2 C	6 B	A C
D	4 4	C 4	C 4	-	2 D	6 0	A D
E	4 5	C 5	C 5	·	2 E	4 B	A E
F	4 6	C 6	C 6	/	2 F	6 1	A F
G	4 7	C 7	C 7	;	3 A	7 A	B A
H	4 8	C 8	C 8	:	3 B	5 E	B B
I	4 9	C 9	C 9	<	3 C	4 C	B C
J	4 A	D 1	C A	=	3 D	7 E	B D
K	4 B	D 2	C B	>	3 E	6 E	B E
L	4 C	D 3	C C	?	3 F	6 F	B F
M	4 D	D 4	C D	@	4 0	7 C	C 0
N	4 E	D 5	C E	¥	5 B		D B
O	4 F	D 6	C F	^	5 C	6 A	
P	5 0	D 7	D 0	^	5 D		D D
Q	5 1	D 8	D 1	^	5 E		
R	5 2	D 9	D 2	^	5 F	6 D	
S	5 3	E 2	D 3	^		4 A	
T	5 4	E 3	D 4	^		4 F	
U	5 5	E 4	D 5	^		5 F	
V	5 6	E 5	D 6	^			D C
W	5 7	E 6	D 7	^			D E
X	5 8	E 7	D 8	^			D F
Y	5 9	E 8	D 9	^			8 D
Z	5 A	E 9	D A	^			8 A
				↑			8 9
				←	0 D		
				←	0 A		
				←	0 9		
				H.TAB			

表 1

●10進数・2進数・8進数・16進数対応表

10進数	2進数	8進数	16進数
0	0 0 0 0	0	0
1	0 0 0 1	1	1
2	0 0 1 0	2	2
3	0 0 1 1	3	3
4	0 1 0 0	4	4
5	0 1 0 1	5	5
6	0 1 1 0	6	6
7	0 1 1 1	7	7
8	1 0 0 0	10	8
9	1 0 0 1	11	9
10	1 0 1 0	12	A
11	1 0 1 1	13	B
12	1 1 0 0	14	C
13	1 1 0 1	15	D
14	1 1 1 0	16	E
15	1 1 1 1	17	F

表 2