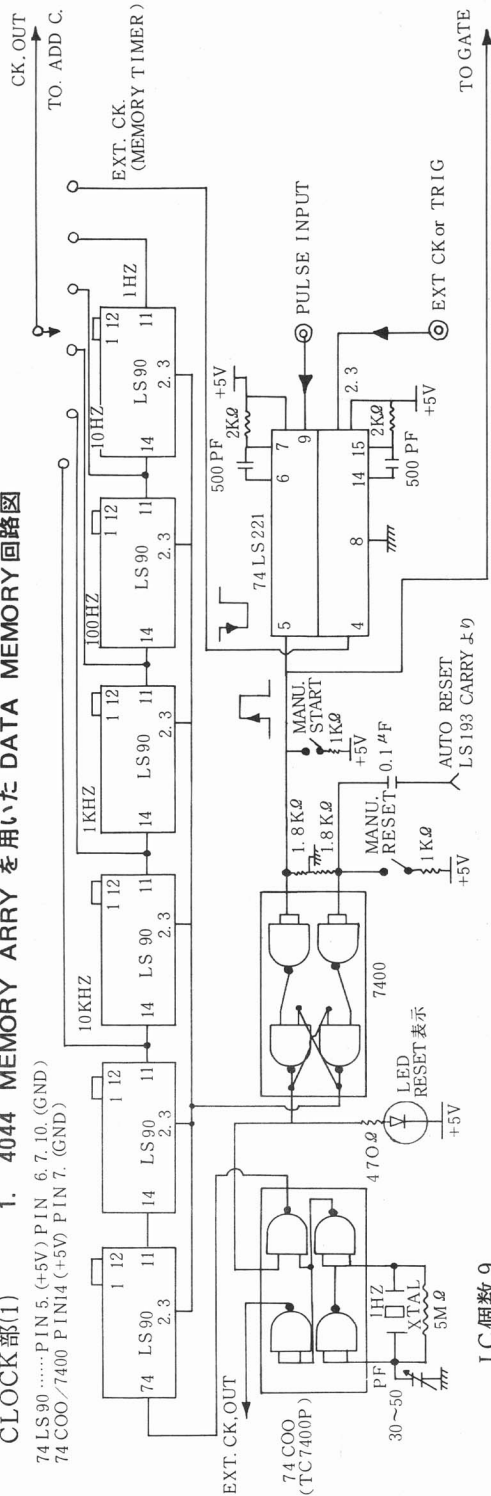


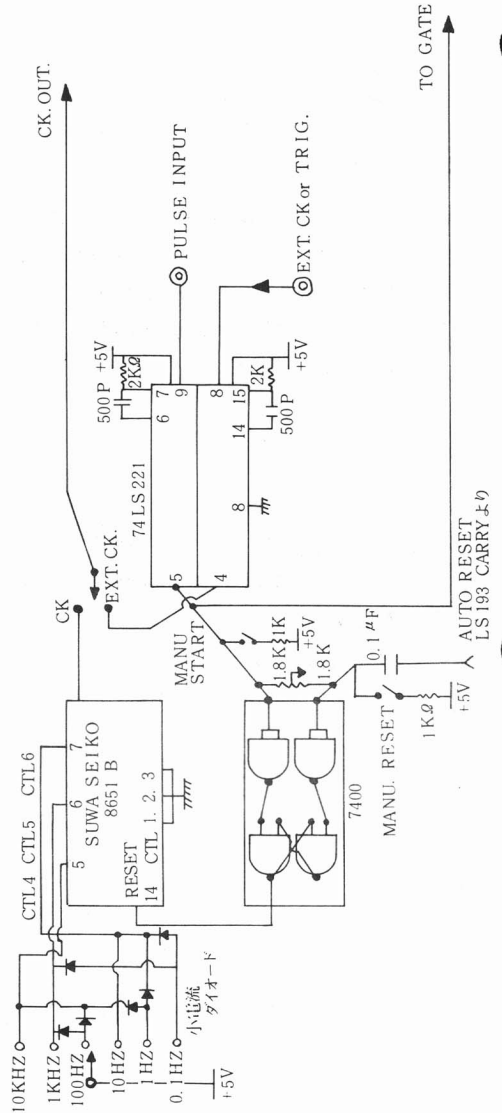
CLOCK部(1) 1. 4044 MEMORY ARRY を用いた DATA MEMORY 回路図



IC個数 9

IC個数 3 CLOCK部(2) (1)又は(2)どちらかを選んで用いる。部品価格(1)の方が安価。

装置のアクセスタイムを小さくするには
デバイスの数を最小にし、ディレイをお
さえることが重要である。



(昭和58年全理セ物理部会発表資料)